

Titre : Apprentissage profond pour l'EDA

Conférencier : Yu Huang, PhD (HiSilicon Co.)

Résumé :

Au cours des dernières années, l'apprentissage profond a été appliqué avec un grand succès à de nombreux domaines. Une mise en œuvre pour l'automatisation de conception de circuits électroniques (EDA) est en cours, mais nous avons déjà constaté certaines réussites sur quelques aspects. Dans cette présentation, nous passerons en revue certains travaux publiés dans ce domaine, partagerons quelques expériences et discuterons des obstacles qui pourraient entraver l'application de l'apprentissage profond à l'EDA.

Biographie :

Yu Huang est architecte principal en EDA chez HiSilicon Co. Ses champs d'intérêt de recherche comprennent la mise à l'essai de systèmes-sur-une-puce avec intégration à très grande échelle, la génération automatisée de vecteurs de test, la compression, les diagnostics, l'apprentissage machine et les circuits intégrés d'IA. Il détient un PhD en génie électrique et informatique de la University of Iowa (États-Unis). Il détient 27 brevets américains; 15 autres brevets sont également en instance. Il a publié plus de 120 articles dans des revues importantes de l'IEEE, des conférences et des ateliers. Il est membre principal de l'IEEE. Il a été membre de comité de programme technique pour DAC, ITC, VTS, ATS, ETS, ASPDAC, NATW, ainsi que plusieurs autres conférences et ateliers dans le domaine de la mise à l'essai. Il participe maintenant à DAC 2021 à titre de coprésident de l'orientation mise à l'essai et fiabilité.